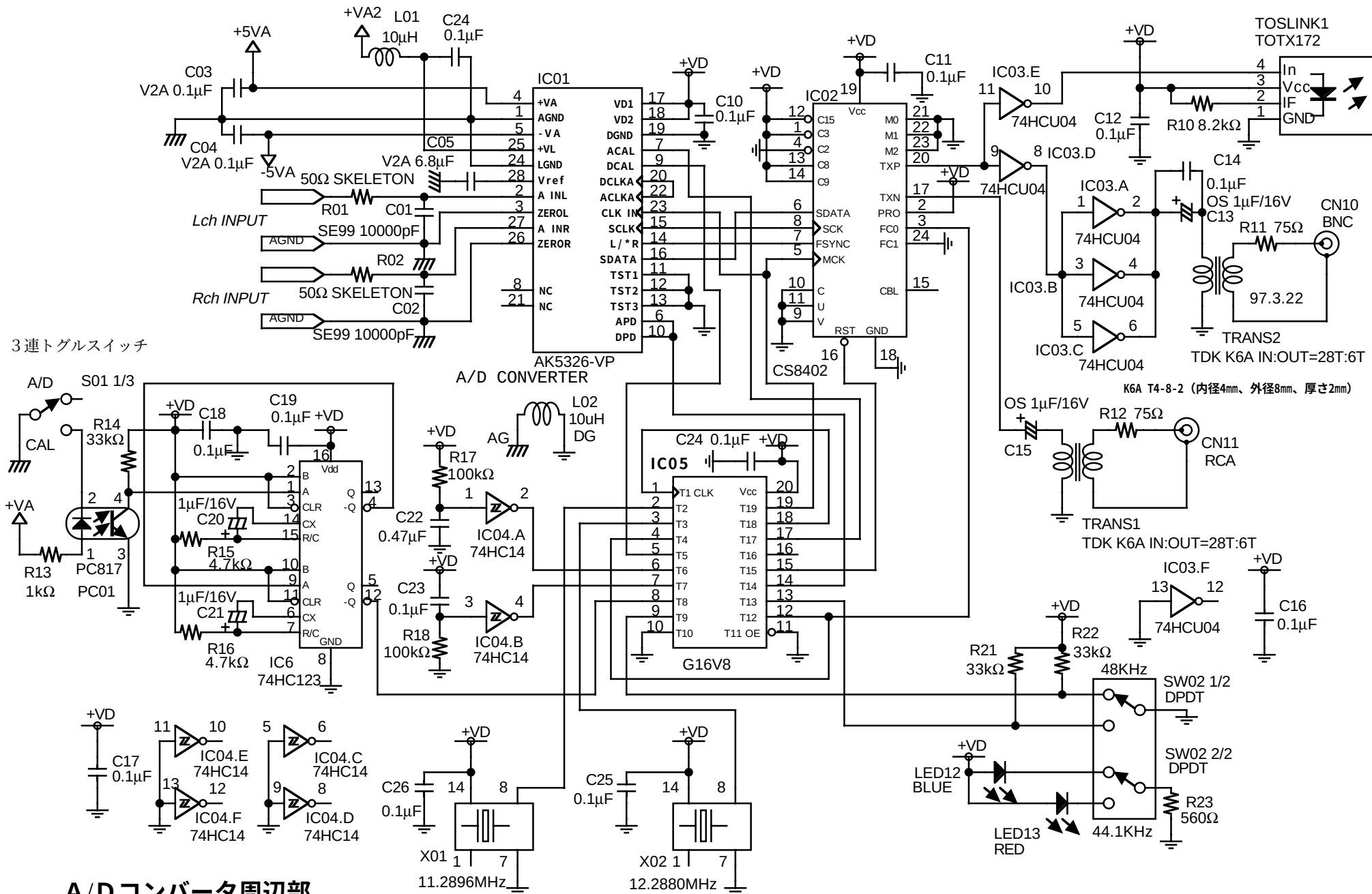
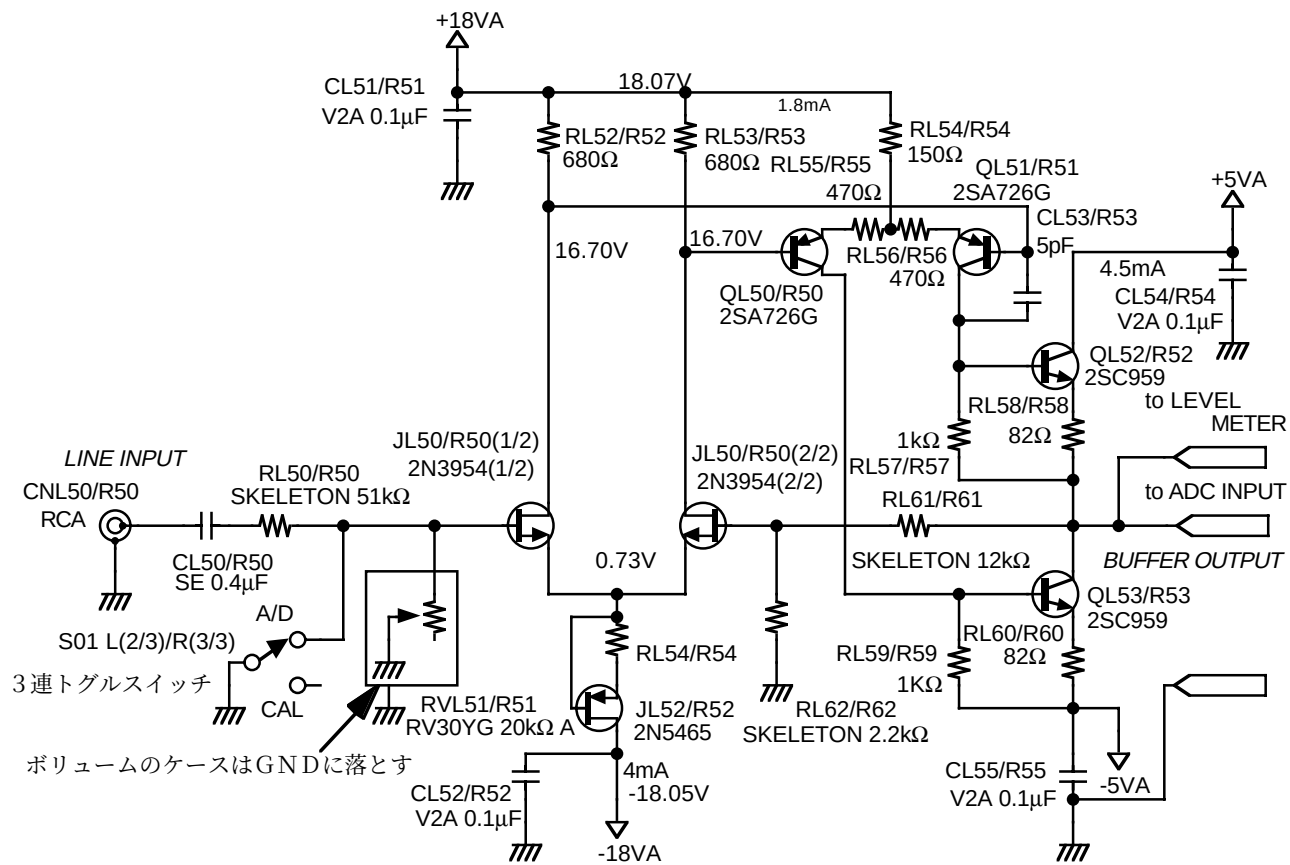


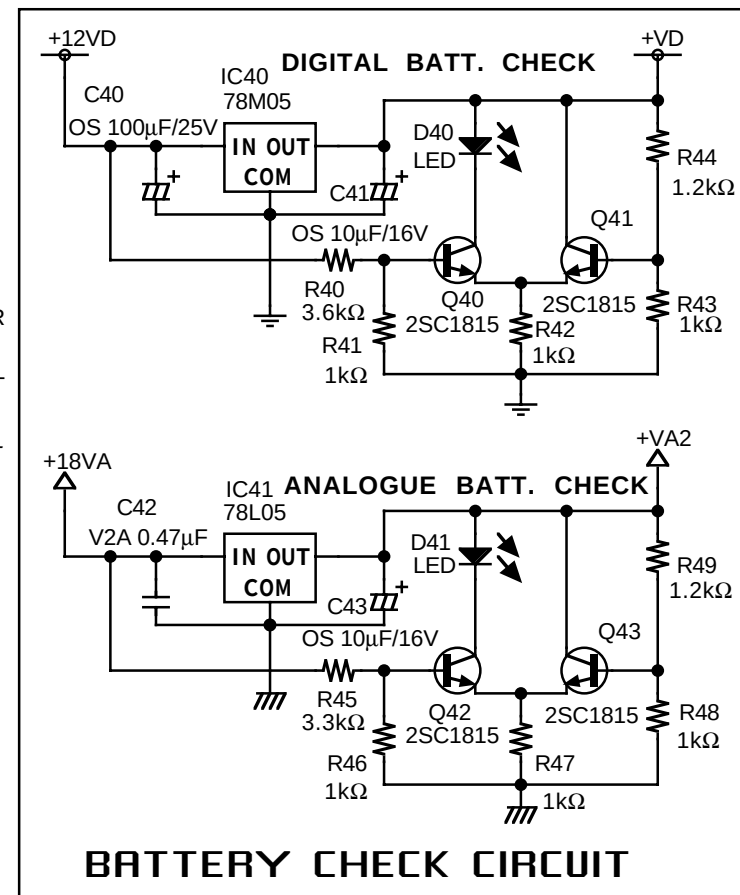


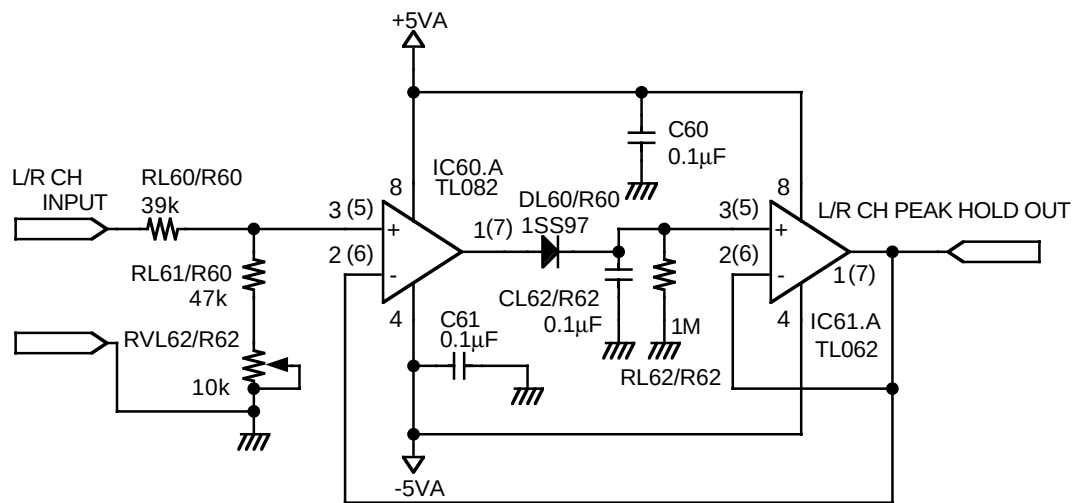
A/Dコンバータ周辺部
A/D CONVERTER CIRCUIT 44.1KHz 256fs CLOCK

48KHz 256fs CLOCK

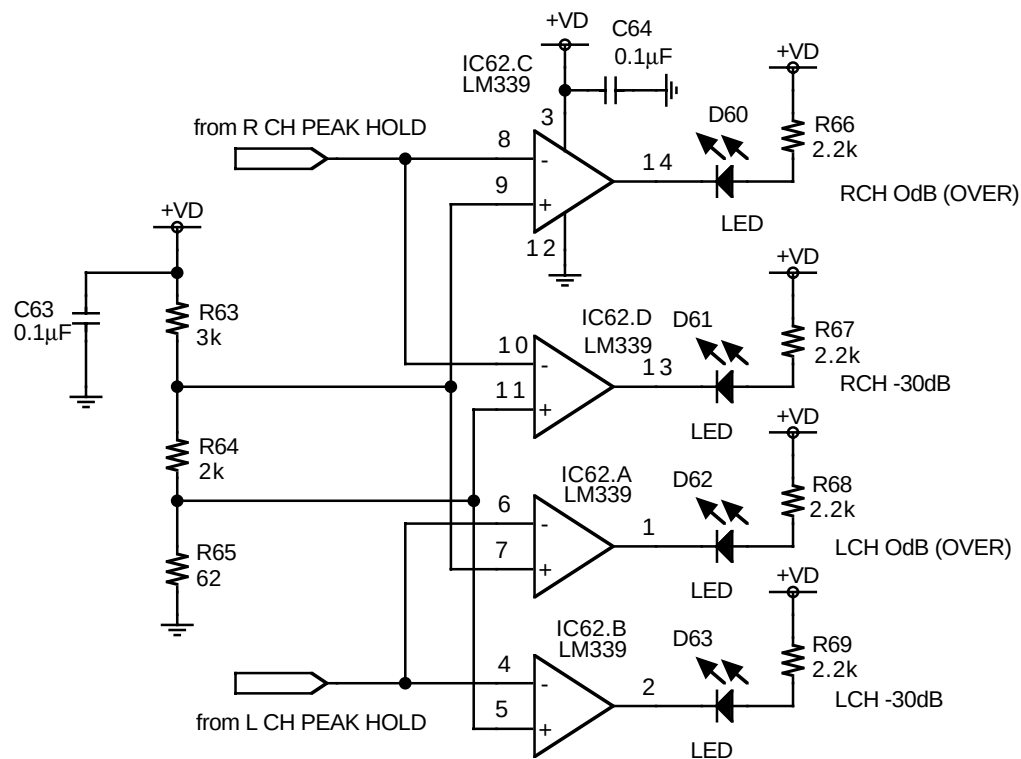


ADC入力バッファアンプ (片CH)
ADC INPUT BUFFER AMP (ONE CH)



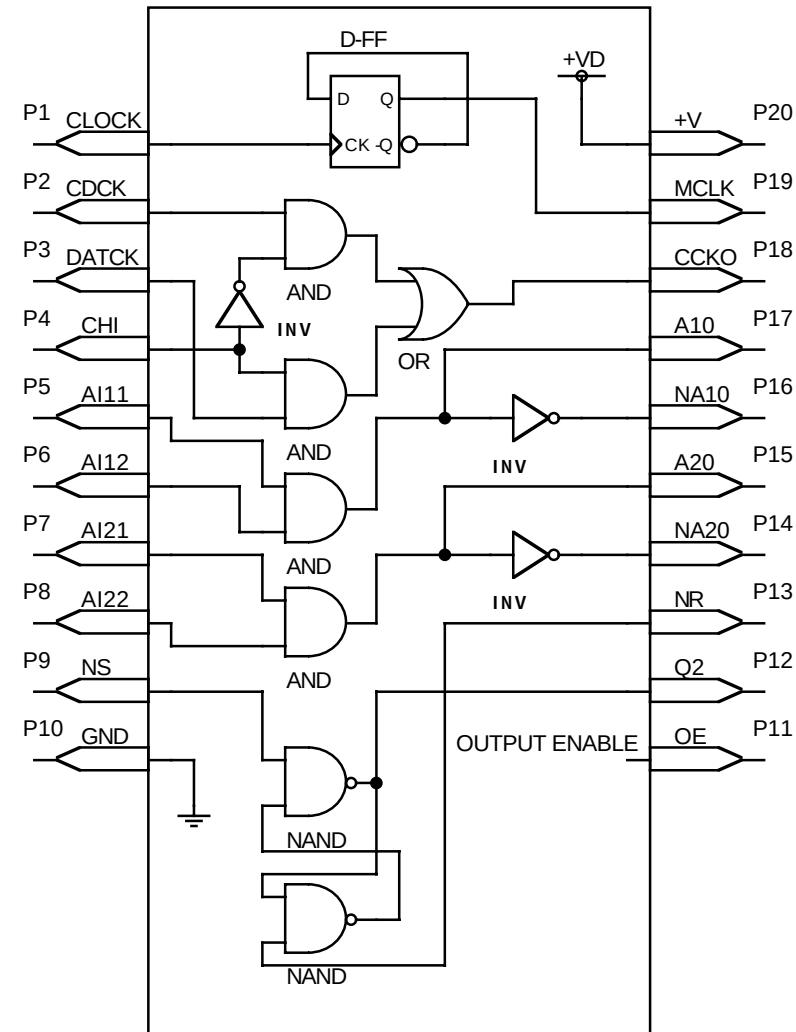


L/R CH PEAK HOLD



PEAK LEVEL DISPLAY

LEDは高輝度のものを使用すること



G16V8

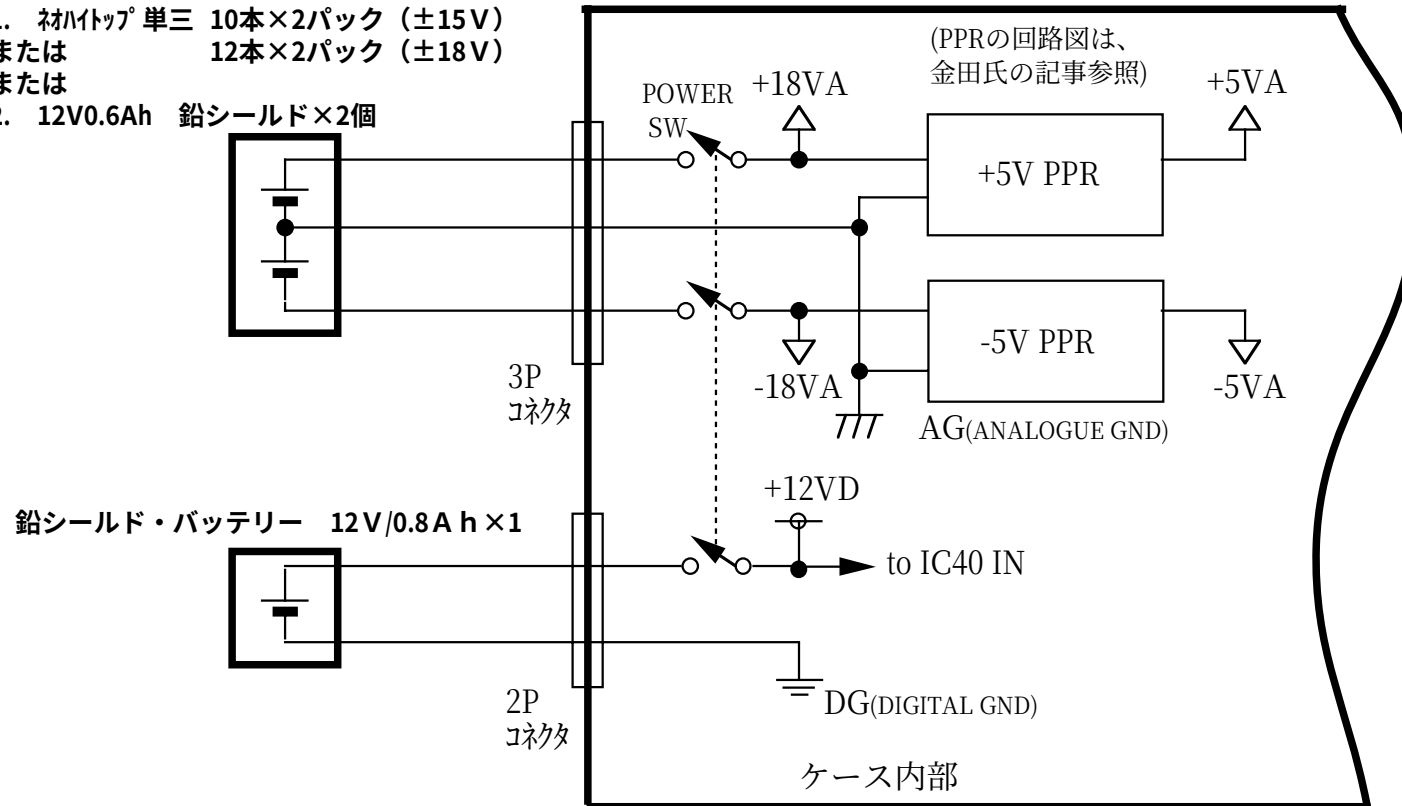
==== COUPLE FILE ====
MCLK.D = !MDCLK;
A10 = !AI11 & AI12;
NA10 = !(AI11 & AI12);
A20 = AI21 & AI22;
NA20 = !(AI21 & AI22);
W1 = CDCK & !CHI;
W2 = DATCK & !CHI;
CCKO = W1 & W2;
Q2 = !NR # (NS & Q2);

GALの書き込み器がない場合には、
74HCシリーズ等で組んでください。

INSIDE GAL 16V8

金田式ADCシステム 電源図

1. 材トップ 単三 10本×2パック (±15V)
または 12本×2パック (±18V)
または
2. 12V0.6Ah 鉛シールド×2個



POWER BLOCK DIAGRAM